



## PROPOSITION DE POSTE INGÉNIEUR ELECTRONIQUE

**BiBench** est une start-up spécialisée dans les systèmes électroniques légers et innovatifs dans le domaine du test du composant électronique.

Très orientée vers le domaine spatial, elle propose un ensemble de solutions dans des domaines variés : Drivers pour les tests en vieillissement accéléré, systèmes de test en irradiation spatiale, systèmes de qualification de capteur d'images, etc.

La jeune société est détentrice d'un brevet sur des solutions de tests de composants complexes sous contraintes thermiques.

Elle est basée en plein centre de Toulouse, sur les allées Jules Guesde, dans la pépinière de Start-Ups 'Le Village'.



**Nous proposons :**

**Poste jeune ingénieur ou technicien expérimenté en électronique et en logiciel embarqué.**

Il s'agit de s'intégrer (s'immerger) complètement dans l'équipe actuelle. Le poste proposé appelle de la passion, de l'autonomie, du caractère. C'est aussi embarquer / adhérer / croire à une aventure, participer à son développement, à son futur.

En retour, on propose un cadre de travail motivant (Toulouse Centre, locaux agréables, ambiance générale « start-up »...), des sujets techniquement de haut vol (EX: développement sur SoC Xilinx Ultrascale+), la possibilité de gérer des projets de A à Z : de la définition jusqu'à la livraison, y compris toutes les phases de développement et de production.

Les tâches peuvent être :

Définition / écriture de la spécification initiale.

- Toutes les phases de création puis production de cartes électroniques (choix composants / schéma / routage / BOM / Suivi fab Cis / Suivi câblage / tests...)
- Toutes les phases de développement d'un logiciel ou d'une suite logiciel (embarqué sur µcontrôleur, sur RASPI avec éventuellement serveur WEB, sur PC ... etc).
- Toutes les phases d'un développement sur FPGA / SoC : VHDL & C/C++ sur suites logicielles Xilinx ISE/Vivado...
- Gérer l'archivage, le versionning et le suivi des projets (via GIT et Cloud standard).

Compétences souhaitées :

- Bonne connaissance générale en électronique numérique et analogique.
- Maîtrise minimum des outils de DAO électronique en schématique et routage (idéalement Eagle).
- Un minimum de connaissance en développement en VHDL sur FPGA (idéalement Xilinx).
- Un minimum de connaissance en logiciel embarqué en C.
- Un plus serait la maîtrise de Linux, des systèmes RASPI, des langages Web (HTML, CSS, PHP...).

Mais aussi, et pas moins :

- Savoir prioriser, organiser son travail.
- Savoir rédiger, documenter.
- Savoir trouver, inventer les bonnes pratiques quand elles n'existent pas encore ou n'ont pas encore été formalisées dans la société.